

RX35411

PCI 485 电平离散量信号模块

RX35411 模块采用 PCI 32bit 设计，最大 40 通道 485 电平离散输入或输出配置和 8 路单端信号离散信号输入或输出，总所有通道都可通过软件配置为输入或输出，可以满足各自动化测试应用领域。

➤ 特性功能：

- 采用板级 PCI 全高半长模块设计，可安装在标准 PCI 机箱内；
- 支持通道输入和输出可配置；
- 支持电平可配置；

➤ 技术指标：

➤ 技术规范：

- PXIe 总线标准 3U
- 单端（SE）散信号
- 通道数：8
- 输出电平：1.65V~5V 可调，步进 0.1V，可兼容 LVCOMS、LVTTTL、TTL 等标准电平
- 输入电平：低（小于 $0.3 \cdot V_{set}$ ），高（大于 $0.7 \cdot V_{set}$ ）
- 通道配置：每个通道可独立配置为输入或输出
- 输出驱动能力：16mA
- 485 电平散信号
- 通道数：40 路（可配置为输入或输出）
- 物理电平：RS485 差分电平

➤ 总线特性：

- PCI 总线：32bit/33MHz

- 不支持热插拔

➤ 物理与电气特征

- 对外接口：J30J-100 母孔
- 板卡尺寸：标准 3U PXI 单宽；
- 板卡供电：+12V；
- 散热方式：被动散热。

➤ 环境特性：

- 工作温度：-0℃~+55℃（可选配宽温）
- 存储温度：-40℃~+70℃
- 相对湿度：5%~90%，不结露

➤ 订购信息

➤ RX35411-4 8	➤ 共 48 通道版本
➤	➤
➤	➤

- 特殊定制功能产品请与本公司联系！！

接口信号定义表：

PIN 号	信号定义	PIN 号	信号定义	PIN 号	信号定义	PIN 号	信号定义
1	485_DP1	27	485_DP7	52	485_DP13	76	485_DP19
2	485_DN1	28	485_DN7	53	485_DN13	77	485_DN19
3	485_DP2	29	485_DP8	54	485_DP14	78	485_DP20
4	485_DN2	30	485_DN8	55	485_DN14	79	485_DN20
5	485_DP3	31	485_DP9	56	485_DP15	80	485_DP21
6	485_DN3	32	485_DN9	57	485_DN15	81	485_DN21
7	485_DP4	33	485_DP10	58	485_DP16	82	485_DP22
8	485_DN4	34	485_DN10	59	485_DN16	83	485_DN22
9	485_DP5	35	485_DP11	60	485_DP17	84	485_DP23
10	485_DN5	36	485_DN11	61	485_DN17	85	485_DN23
11	485_DP6	37	485_DP12	62	485_DP18	86	485_DP24
12	485_DN6	38	485_DN12	63	485_DN18	87	485_DN24
13	GND	39	GND	64	GND	88	GND
14	GND	40	GND	65	GND	89	485_DP25
15	GND	41	GND	66	485_DP31	90	485_DN25
16	GND	42	485_DP36	67	485_DN31	91	485_DP26
17	GND	43	485_DN36	68	485_DP32	92	485_DN26
18	GND	44	485_DP37	69	485_DN32	93	485_DP27
19	SE_1	45	485_DN37	70	485_DP33	94	485_DN27
20	SE_2	46	485_DP38	71	485_DN33	95	485_DP28
21	SE_3	47	485_DN38	72	485_DP34	96	485_DN28
22	SE_4	48	485_DP39	73	485_DN34	97	485_DP29
23	SE_5	49	485_DN39	74	485_DP35	98	485_DN29
24	SE_6	50	485_DP40	75	485_DN35	99	485_DP30
25	SE_7	51	485_DN40			100	485_DN30
26	SE_8						